FORM PTO-1449 U.S. DEPARTMENT OF COMMERCE 16V. 2-32) PATENT AND TRADEMARK OFFICE			1	ATTY. DOCKET NO.			SERIAL NO.		
	INFORMATION DISCLOSURE STATEMENT BY APPLICANT				APPLICANT Not yet assigned				
(Use se	everal	sheets if necessary	r) ·				and William GROUP 2	E17	
	<del></del>			Not yet	assigned	<u>-</u>	Not yet a	esigned	
EXAMINER INITIAL		DOCUMENT NUMBER	DATE	NAME -	CLASS	SUBCLASS	FILING IF APPRO	DATE PRIATE	
	,								
-					,				
				· · · · · · · · · · · · · · · · · · ·				· · · · · · · · · · · · · · · · · · ·	
The real							· · · · · · · · · · · · · · · · · · ·	· ,	
		<del></del>		en engelis en	<b> </b>		<del></del>	<del></del>	
		1 :	:				<del>-,-,-</del>	<del></del>	
				· · · · · · · · · · · · · · · · · · ·			<del></del>	<del></del>	
	· ·			ORRIGN PATENT DOCUMEN	VT8	<u>-</u>			
	,	DOCUMENT NUMBER	DATE	COUNTRY	CLASS	SUBCLASS	TRANSLATION YES NO		
•			7 p	±4-					
·				•					
<del></del>		σ	HER DOCUMENT	S. (Including Anthor, Title, Do	e. Partinent Pa	ges. Ric.)			
A/	<b>,</b> [	"CMOS DLL Based 2V, 2.3ps Jitter, 1GHz Clock Synthesizer and Temperature-Compensated Tunable Oscillator," by David J. Foley, Studen Member, IEBB, and Michael P. Flynn, Senior Member, IEBB. IEEE Jose Del Solid Stock Circuits No 136 Issue 7 March 2001							
JUB ?									
	+	<i>-</i>	<i></i>	-187			<del></del>		
- 1	<b> </b> _								
1 .	1		·		•		•		
	. 1					<del></del>			
	<del>- -</del>			•			•		
	-		<del>, , , , , , , , , , , , , , , , , , , </del>	·	· · · · · · · · · · · · · · · · · · ·		<u>`</u>	· · · · · · · · · · · · · · · · · · ·	